

# 晶片系統(SOC)組

---

教授、專題、學程

# 葉經緯 教授/系主任



**葉經緯 教授兼系主任**

**Ching-Wei Yeh, Professor and Chairman**

美國加州大學聖地牙哥分校

電機暨計算機工程博士

超大型積體電路與系統設計

數位影像及生醫訊號處理晶片設計

工一館348室 #33209

ieecwy@ccu.edu.tw

# 王進賢 教授



王進賢 特聘教授

Jinn-Shyan Wang, Distinguished Professor

國立交通大學

電子研究所博士

超大型積體電路與系統設計、高速數位IC設計

低功率IC設計、類比IC設計

工一館329室 #33202

ieegsw@ccu.edu.tw

# 朱元三 教授



朱元三 教授

Yuan-Sun Chu, Professor

比利時魯汶大學

電機工程博士

計算機結構、超大型積體電路設計

電腦網路

工一館351室 #33212

ieeysc@ccu.edu.tw



# 蔡宗亨 教授



蔡宗亨 助理教授

Tsung-Heng Tsai, Assistant Professor

美國加州大學戴維斯分校  
電機暨計算機工程博士  
高速數位通訊積體電路設計  
類比轉數位積體電路設計  
工一館327室 #33215  
ieetht@ccu.edu.tw

# 黃崇勛 教授



黃崇勛 助理教授

Chung-Hsun Huang, Assistant Professor

國立中正大學

電機工程博士

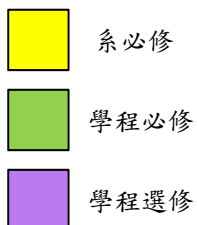
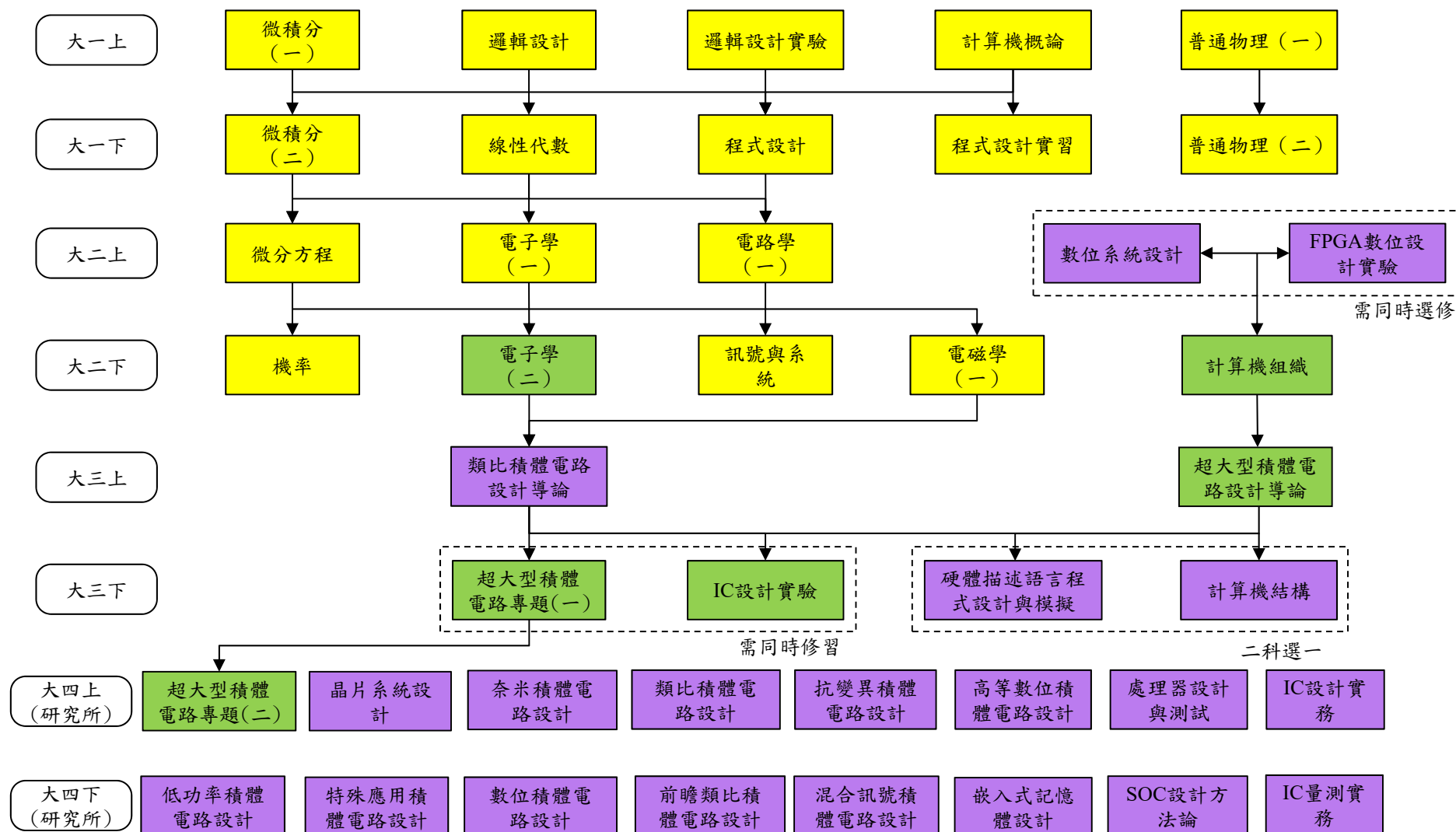
高效能數位積體電路與系統設計

低功率/低電壓數位系統與電路設計

工一館334B室 #33230

ieechh@ccu.edu.tw

# (電機系)晶片系統與電磁學程：晶片系統領域科目



註1：學程選修至少 9 學分。

註2：「SOC專題一」與「IC設計實驗」必須同時修習。

註3：「數位系統設計」與「FPGA實驗」必須同時選修。

註4：「硬體描述語言程式設計與模擬」與「計算機結構」僅採計一門為學程選修。

註5：晶片系統組教師所開設之課程皆可列入學程選修 (含未列入課程地圖之課程)